

管脚

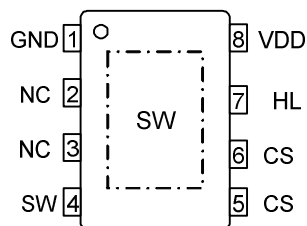


图 2. PT4126DF 管脚定义图

管脚描述

引脚号码	引脚名称	引脚功能描述
1	GND	芯片地
2,3	NC	无连接
4	SW	开关脚，接内置 MOS 管漏极
5,6	CS	电流检测脚端口
7	HL	高低亮选择引脚。悬空或接地为高亮模式，接高电平为低亮模式。
8	VDD	芯片电源
EP-PAD	SW	开关脚，接内置 MOS 管漏极

极限参数 (注 1)

符号	参数	参数范围	单位
θ_{JA} (ESOP-8)	PN 结到环境热阻 (注 2)	63	$^{\circ}C/W$
T_J	工作结温范围	-40~150	$^{\circ}C$
T_{STG}	存储温度范围	-55~150	$^{\circ}C$
T_{SOLDER}	焊接温度	240	$^{\circ}C$
ESD	人体模型 (注 3)	2	KV
VSW	SW 脚最大电压	60	V
VDD	芯片电源最大电压	6.0	V
Vmax	HL 和 CS 脚的电压	-0.3~VDD+0.3	V

注 1: 最大极限值是指超出该工作范围，芯片有可能损坏。推荐工作范围是指在该范围内，器件功能正常，但并不完全保证满足个别性能指标。电气参数定义了器件在工作范围内并且在保证特定性能指标的测试条件下的直流和交流电参数规范。对于未给定上下限值的参数，该规范不予保证其精度，但其典型值合理反映了器件性能。

注 2: PCB 条件：双面板，铜箔厚度 2Oz，铺铜面积 2Inch²，连接 8 个过孔。

注 3: 人体模型，100pF 电容通过 1.5K Ω 电阻放电。

推荐工作范围

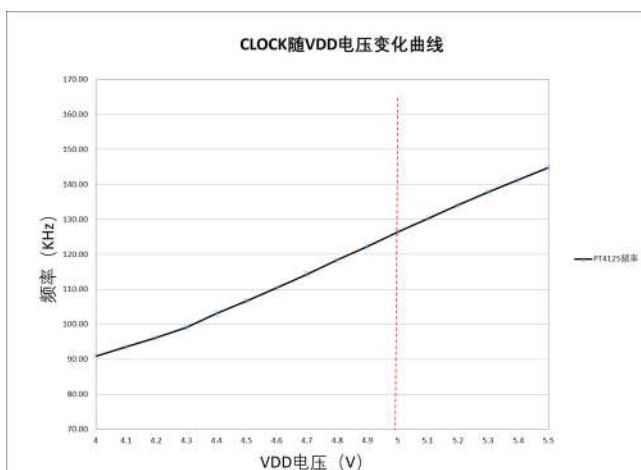
符号	参数	参数范围	单位
VDD	芯片电源电压	≤ 5.5	V

电气参数

(无特别说明, $T_A=25^{\circ}\text{C}$)

符号	描述	条件	最小值	典型值	最大值	单位
电源电压						
$V_{DD_UVLO_ON}$	VDD启动电压	V_{DD} 上升		4.7		V
$V_{DD_UVLO_OFF}$	VDD关断电压	V_{DD} 下降		4.0		V
V_{DD_Clamp}	VDD钳位电压	$I_{VDD} < 10\text{mA}$		5.5		V
电源电流						
I_q	静态电流	$V_{DD}=5\text{V}$, 输出控制, CS=GND, 无开关信号			300	μA
峰值电流采样						
V_{CS_TH}	CS平均阈值电压	$V_{DD}=5\text{V}$, $R_{CS}=1\Omega$	192	200	208	mV
V_{CS_CLAMP}	钳位保护CS电压	$V_{DD}=5\text{V}$, $R_{CS}=1\Omega$		450		mV
开关频率						
F_{OSC}	振荡器频率 (注1)	$V_{DD}=5\text{V}$, 输出带载		140		KHz
HL脚阻抗						
R_{HL}	HL脚下拉电阻			84		$\text{k}\Omega$
内置MOS开关管						
V_{DS}	MOS管耐压		60			V
R_{DS_ON}	MOS管导通内阻			65		$\text{m}\Omega$
过温保护						
T_{SC}	温度补偿起始点			140		$^{\circ}\text{C}$

注 1: F_{OSC} 会随 VDD 电压做线性调整变化, 在 $V_{DD}=5.5\text{V}$ 时达到固定频率 140KHz。



简化模块图

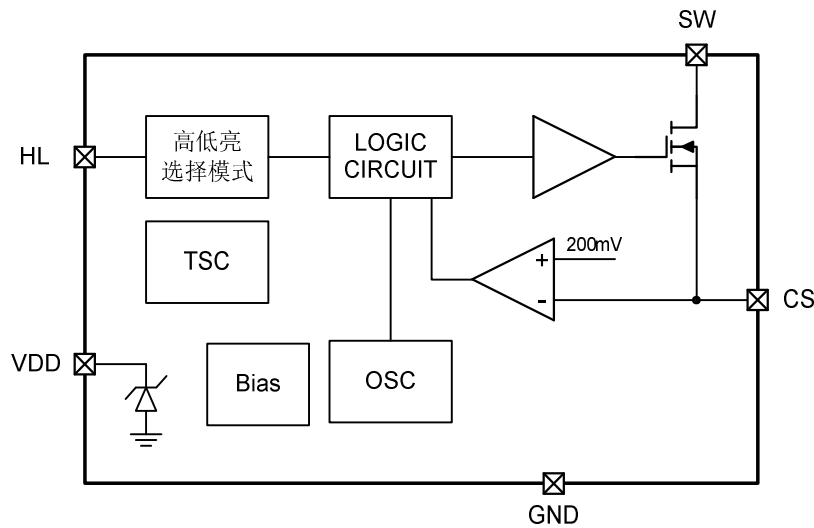


图 3. PT4126DF 内部模块简化图

功能描述

PT4126DF 是一款内置60V功率MOS管高效率、高精度的开关降压型大功率LED恒流驱动芯片。

工作原理

PT4126DF采用固定频率的平均值电流检测控制方式。芯片内部设定的典型开关频率为140KHz。

参见图1的典型应用电路，当MOS开关管处于导通状态时，输入电压 V_{IN} 通过LED灯、电感 $L1$ 、内部MOS开关管、电流检测电阻 R_{CS} 对电感充电，流过电感的电流随充电时间逐渐增大，芯片在内部MOS开关管导通阶段采样电流检测电阻 R_{CS} 上的电压并进行平均值电流检测。当电流检测电阻 R_{CS} 上的峰值电压达到芯片内部误差放大器设定的电压后控制电路关断内部MOS开关管。

当内部MOS开关管处于关断状态时，电感通过由LED灯、续流二极管以及电感自身组成的环路对电感储能放电。

在一个开关周期结束后，芯片内部OSC的时钟信号使得内部MOS开关管重新回到导通状态，并重复以上导通与关断过程。

输出电流设置

LED输出电流由电流采样电阻 R_{CS} 精确设定：

$$I_{LED}(A) = \frac{0.2(V)}{R_{CS}(\Omega)}$$

电感取值 (L1)

为保证系统的输出恒流特性，电感电流应工作在连续模式，要求的最小电感取值为：

续模式，要求的最小电感取值为：

$$L1 > 5V_{LED} * (1 - V_{LED}/V_{IN}) / Fs * R_{CS}$$

HL 脚设置 (HL)

PT4126DF 内部集成了高低亮功能，可通过 HL 引脚设置选择高亮或低亮工作模式。

HL 脚悬空或接地为高亮工作模式，LED 输出电流按 R_{CS} 设定电流全亮输出；当 HL 脚接高电平时为低亮模式，LED 输出电流减半。HL 脚内部集成了 80K 的下拉电阻。

供电电阻选择 (VDD)

PT4126DF 通过供电电阻 R_{VDD} 对芯片 VDD 供电。

$$R_{VDD} = (V_{IN} - V_{DD}) / I_{VDD}$$

其中 VDD 取 5.5V， I_{VDD} 典型值取 2mA， V_{IN} 为输入电压。

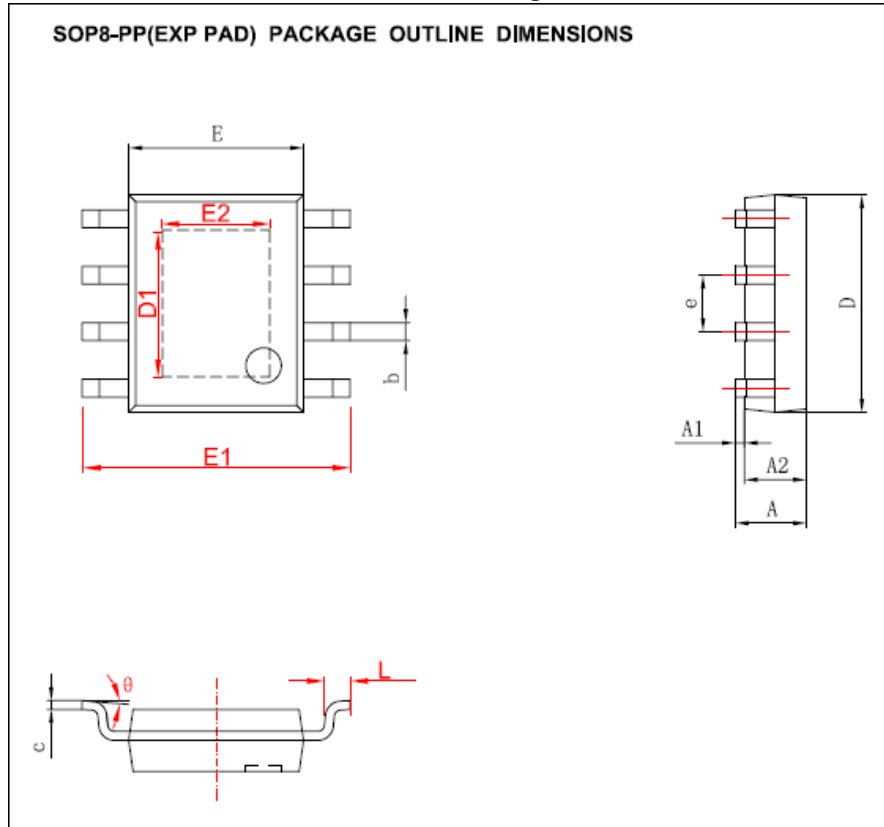
芯片内部 VDD 钳位电流不超过 10mA，应注意 R_{VDD} 的取值不能过小，以免流入 VDD 的电流超过允许值，否则需外接稳压管钳位。

PCB layout

电流检测电阻 R_{CS} 到芯片CS引脚和GND引脚的走线需要尽量短而粗，以减少连线寄生阻抗对输出电流精度的影响。

过热调节功能

PT4126DF 具有过热调节功能，在芯片过热时 (> T_{SC}) 系统会限制输入电流峰值，从而限制输出功率和温升，提高系统的可靠性。

封装信息
ESOP-8 Package


Symbol	Millimeters		Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.050	0.150	0.002	0.006
A2	1.350	1.650	0.053	0.065
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.007	0.010
D	4.700	5.100	0.185	0.201
D1	2.750	3.402	0.108	0.134
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
E2	2.110	2.710	0.083	0.107
e	1.270(BSC)		0.050(BSC)	
L	0.400	1.270	0.016	0.05
θ	0°	8°	0°	8°

重要声明

华润矽威(POWTECH)有权对所提供的产品和服务进行更正、修改、增强、改进或其它更改，并有权中止提供任何产品和服务。客户在下订单前应获取最新的相关信息，并验证这些信息是否完整且是最新的。所有产品的销售都遵循在订单确认时所提供的华润矽威销售条款与条件。

华润矽威保证其所销售的产品性能符合产品销售时半导体产品销售条件与条款的适用规范。仅在华润矽威保证的范围内，且华润矽威认为有必要时才会使用测试或其它质量控制技术。除非适用法律做出了硬性规定，否则没有必要对每种产品的所有参数进行测试。

华润矽威对应用帮助或客户产品设计不承担任何义务。客户应对其使用华润矽威的产品和应用自行负责。为尽量减小与客户产品和应用相关的风险，客户应提供充分的设计与操作安全措施。

华润矽威产品未获得用于FDA Class III（或类似的生命攸关医疗设备）的授权许可，除非各方授权官员已经达成了专门管控此类使用的特别协议。

只有那些华润矽威特别注明属于军用等级或“增强型塑料”的华润矽威产品才是设计或专门用于军事/航空应用或环境的。购买者认可并同意，对并非指定面向军事或航空航天用途的华润矽威产品进行军事或航空航天方面的应用，其风险由客户单独承担，并且由客户独立负责满足与此类使用相关的所有法律和法规要求。

华润矽威未明确指定符合ISO/TS16949 要求的产品不能应用于汽车。在任何情况下，因使用非指定产品而无法达到ISO/TS16949 要求，华润矽威不承担任何责任。